

# ANALOG WAY LIVECORE™

## Module: GPIO

### Crestron 3-series

Date: **6 Avril 2016**  
Driver version: **V3.00**  
Compatible with: **LiveCore™ Firmware v4.00.x or above**

## GENERAL

Ce module est un module optionnel pour le contrôle d'une machine LiveCore™. Il permet de contrôler le GPI et les GPOs pour :

- un processeur LiveCore™ (processeur principal)
- un processeur LiveCore™ (processeur principal) et un module d'expansion LiveCore™ (processeur secondaire)
- un processeur LiveCore™ (processeur principal) couplé à un autre processeur LiveCore™ (processeur secondaire)

Un seul module de ce type est nécessaire même si vous souhaitez contrôler le GPI et les GPOs d'une machine secondaire.

## CONNECTION

Ce module doit s'interconnecter avec le module principal (LiveCore\_Main).

## Contrôle

### Inter\_connect\_Modules

From_Module_Main	String_in	Se connecte avec le module principal (LiveCore_Main)
Refresh_All	Digital_in	Initialisation du module (front montant)
To_Module_Main	String_out	Se connecte avec le module principal (LiveCore_Main)
Message_Txt	String_out	Message pour l'utilisateur provenant de ce module. A connecter au module principal (LiveCore_Main)
Refresh_In_Progress_FB	Digital_out	Initialisation du module en cours
Next_Module_Refresh_OS	Digital_out	Se connecte au module suivant pour initialisation chaînée

### GPIO\_In

X représente numéro de l'écran (1=>8)

GPIO_In_Master_Take_ScreenX_Toggle_PB	Digital_in	Active/désactive la prise en compte de l'écran X pour le TAKE qui sera déclenché lorsque le GPI du processeur LiveCore™ principal sera activé
GPIO_In_Slave_Take_ScreenX_Toggle_PB	Digital_in	Active/désactive la prise en compte de l'écran X pour le TAKE qui sera déclenché lorsque le GPI du processeur LiveCore™ secondaire sera activé
GPIO_In_Master_Available_FB	Digital_out	1 si le GPI est valide sur le processeur LiveCore™ principal
GPIO_In_Slave_Available_FB	Digital_out	1 si le GPI est valide sur le processeur LiveCore™ secondaire
GPIO_In_Master_Take_ScreenX_FB	Digital_out	1 si l'activation du GPI du processeur LiveCore™ principal entraine un TAKE sur l'écran X
GPIO_In_Slave_Take_ScreenX_FB	Digital_out	1 si l'activation du GPI du processeur LiveCore™ secondaire entraine un TAKE sur l'écran X

## GPIO\_Out

X représente le numéro du GPO (1=>5)

GPIO_OutX_Master_Toggle_PB	Digital_in	Active/désactive le GPO X du processeur LiveCore™ principal
GPIO_OutX_Master_Mode_Set	Analog_in	Choix du mode pour le GPO X du processeur LiveCore™ principal. Voir table ci-dessous
GPIO_OutX_Master_Available_FB	Digital_out	1 si le GPO X est valide sur le processeur LiveCore™ principal
GPIO_OutX_Master_Status_FB	Digital_out	Etat du GPO X sur le processeur LiveCore™ principal
GPIO_OutX_Master_Mode_FB	Analog_out	Mode sélectionné pour le GPO X du processeur LiveCore™ principal. Voir table ci-dessous
GPIO_OutX_Slave_Toggle_PB	Digital_in	Active/désactive le GPO X du processeur LiveCore™ secondaire
GPIO_OutX_Slave_Mode_Set	Analog_in	Choix du mode pour le GPO X du processeur LiveCore™ secondaire. Voir table ci-dessous
GPIO_OutX_Slave_Available_FB	Digital_out	1 si le GPO X est valide sur le processeur LiveCore™ secondaire
GPIO_OutX_Slave_Status_FB	Digital_out	Etat du GPO X sur le processeur LiveCore™ secondaire
GPIO_OutX_Slave_Mode_FB	Analog_out	Mode sélectionné pour le GPO X du processeur LiveCore™ secondaire. Voir table ci-dessous

## Modes GPO

0	Mode 'libre'
1	Mode Tally (le GPO X change pendant le TAKE)
2	Mode Tally (le GPO X change après le TAKE)